



TechEvent: Schaltplan und PCB Design mit KiCad

Am **Freitag, 18. Oktober '19 19:00 bis 21:00**

Im **vspace.one e.V.**,

Wilhelm-Binderstr. 19

78048 Villingen-Schwenningen

Gemeinsam werden wir mit KiCad eine kleine Platine erstellen. Dazu beginnen wir mit dem Schaltplan. Anschließend wird jedem Element ein Footprint zugewiesen. Im nächsten Schritt wird daraus ein Layout erstellt. Also Leiterbahnen auf einer Platine. Dieses kann man sich dann für wenige Dollar in China als Platine bestellen. Wir werden den gesamten Prozess mit der kostenlosen und offenen Software KiCad durchführen.

Bei Fragen bitte an max@noppelmax.online wenden. :)